



IP6536 application note

版本/修订历史

版本	日期	修订内容	拟制/修订人
V1.0	2019.12.12		
V1.1	2020.09.17	BST 1uF	

ChipSourceTek

1. IP6536原理图



➤ 1 C8 , IC VIN IP6536

IC

➤ 2 C7 VIN 100nF

➤ 3 C9 IC SW BST

2. IP6536 PCB Layout 注意事项

PCB layout

➤ 1 VIN C7 IC VIN VIN GND

➤ 2 C9 IC SW BST

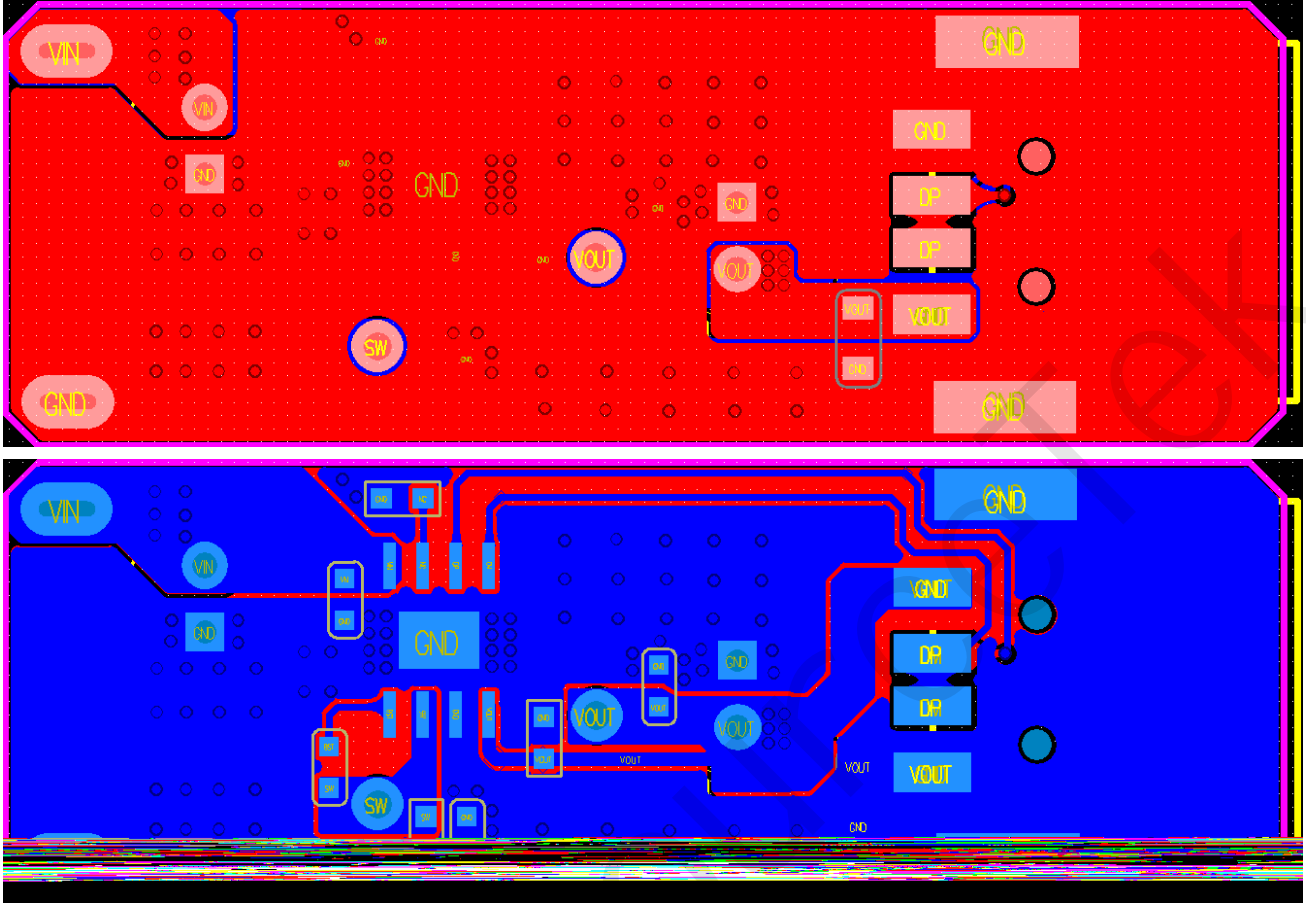
➤ 4 IC EPAD EPAD GND

➤ 5

a IC VIN

b IC SW L1

PCB



3. IP6536 EMI 整改建议

- 1 EPAD
- 2 SW
- 3 ESR
- 4



4. IP6536 PIN2 功能说明

- 1. PIN2 LED
- 2. PIN2 6V
- 3. PIN2 EN PIN2 IP6536 PIN2 IP6536
 PIN2 4.8V PIN IP6536
 IP6536 EN PIN2 2V PIN2 0.6V

5. IP6536选型说明:

IP6536	2.4A	DCP
IP6536_3A1_DL	3.1A	DCP
IP6536_2A4	2.4A	DCP
IP6536_3A1	3.1A	DCP

1. IP6536 IP6536_3A1_DL USB A D+ D- DP DM
2. IP6536_2A4 IP6536_3A1 USB A D+ D- DP DM